



IL RETTORE

VISTA la legge 9 maggio 1989, n. 168, recante norme sull'autonomia universitaria;

VISTA la legge 30 dicembre 2010 n. 240 e ss.mm.ii. *“Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario”*;

VISTO il Regolamento per il conferimento delle Borse di Studio e di Ricerca, emanato con Decreto Rettorale n. 1763 del 2 agosto 2016;

VISTO il Decreto Rettorale n. 115 del 18 gennaio 2023 con il quale è stata indetta la selezione pubblica, per titoli, per l'assegnazione di una borsa di studio, della durata di 4 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: *“Selfservice high performance computing”* presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma “Tor Vergata” - Responsabile scientifico: Prof. Andrea Detti;

CONSIDERATO che il termine per la presentazione delle domande è scaduto in data 7 febbraio 2023;

VISTO l'articolo 5 del Regolamento per il conferimento delle borse di studio e di ricerca, rubricato *“Commissione giudicatrice”*, ai sensi del quale *“1. La Commissione giudicatrice è composta dal responsabile scientifico e da altri due componenti designati dalla struttura di ricerca proponente e scelti tra professori di ruolo e ricercatori dell'Ateneo, afferenti al settore scientifico-disciplinare inerente il programma della borsa o a settori affini”*;

VISTA la nota del 21 febbraio 2023 con la quale il Direttore del Dipartimento di Ingegneria Elettronica, Prof. Gian Carlo Cardarilli, ha formulato la proposta di nomina della commissione;

CONSIDERATO che occorre procedere alla nomina della commissione esaminatrice della suddetta selezione

DECRETA

Art. 1 - È nominata la commissione esaminatrice della selezione pubblica per titoli, per l'assegnazione di una borsa di studio, della durata di 4 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: *“Selfservice high performance computing”* presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma “Tor Vergata” - Responsabile scientifico: Prof. Andrea Detti, nella seguente composizione:

- Prof. SILVELLO BETTI - Ordinario in servizio presso l'Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03;
- Prof. ANDREA DETTI - Associato in servizio presso l'Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03;
- Prof. PIERPAOLO LORETI - Associato in servizio presso l'Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03.

Art. 2 - Dalla data di pubblicazione del presente decreto decorre il termine di sette giorni per l'eventuale ricusazione dei commissari da parte dei candidati.

Art. 3 - Il presente decreto è acquisito alla raccolta ufficiale dell'Ateneo ed è pubblicato sul sito dell'Università degli Studi di Roma “Tor Vergata” all'indirizzo <http://concorsi.uniroma2.it>.

IL RETTORE

(Prof. Nathan Levialdi Ghiron)