



**TOR VERGATA**  
UNIVERSITÀ DEGLI STUDI DI ROMA

**Direzione V** – Gestione del Personale e Sistemi Operativi di  
Gestione  
Divisione 4 – Gestione del Personale  
Ufficio Concorsi

## IL RETTORE

**VISTA** la legge 9 maggio 1989, n. 168, recante norme sull'autonomia universitaria;

**VISTA** la legge 30 dicembre 2010, n. 240 “*Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario*” e successive modificazioni e integrazioni;

**VISTO** il “*Regolamento d'Ateneo per la disciplina delle modalità di selezione e dello svolgimento delle attività dei Ricercatori con contratto a tempo determinato*”, emanato con Decreto rettorale n. 1762 del 2 agosto 2016, successivamente modificato con Decreto rettorale n. 1160 del 14 maggio 2019;

**VISTO** il Decreto rettorale n. 2362 del 20 ottobre 2021, il cui avviso è stato pubblicato sulla Gazzetta Ufficiale n. 93 del 23 novembre 2021, con il quale è stata indetta la procedura pubblica selettiva per il reclutamento di un ricercatore con contratto di lavoro subordinato a tempo determinato ai sensi dell'art. 24, comma 3, lettera b) della legge 30 dicembre 2010, n. 240 e ss.mm.ii. (regime di impegno a tempo pieno) presso il Dipartimento di Ingegneria Elettronica, per il settore concorsuale 09/E3 – *Elettronica* e settore scientifico disciplinare ING-INF/01 – *Elettronica* (Secondo Piano straordinario RTDb - Decreto ministeriale n. 856 del 16 novembre 2020) (Rif. 1823);

**CONSIDERATO** che il termine per la presentazione delle domande è scaduto in data 23 dicembre 2021;

**VISTA** la delibera del Consiglio di Dipartimento di Ingegneria Elettronica, assunta nella seduta del 2 febbraio 2022;

**CONSIDERATO** che occorre procedere alla nomina della commissione esaminatrice della suddetta procedura pubblica selettiva

## DECRETA

**Art. 1** – È nominata la commissione esaminatrice della procedura pubblica selettiva per il reclutamento di un ricercatore con contratto di lavoro subordinato a tempo determinato ai sensi dell'art. 24, comma 3, lettera b) della legge 30 dicembre 2010, n. 240 e ss.mm.ii. (regime di impegno a tempo pieno) presso il Dipartimento di Ingegneria Elettronica, per il settore concorsuale 09/E3 – *Elettronica* e settore scientifico disciplinare ING-INF/01 – *Elettronica* (Secondo Piano straordinario RTDb - Decreto ministeriale n. 856 del 16 novembre 2020) (Rif. 1823) nella seguente composizione:

- Prof. FERNANDA IRRERA, ordinario presso Sapienza - Università di Roma, inquadrata nel settore concorsuale 09/E3 e settore scientifico disciplinare ING-INF/01;
- Prof. ERNESTO LIMITI, ordinario presso l'Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/E3 e settore scientifico disciplinare ING-INF/01;
- Prof. GAUDENZIO MENEGHESSO, ordinario presso l'Università degli Studi di Padova, inquadrato nel settore concorsuale 09/E3 e settore scientifico disciplinare ING-INF/01.

**Art. 2** – Dalla data di pubblicazione del presente decreto decorre il termine di quindici giorni per l'eventuale ricasazione dei commissari da parte dei candidati.

**Art. 3** – Il presente decreto è acquisito alla raccolta ufficiale dell'Ateneo ed è pubblicato sul sito dell'Università degli Studi di Roma “Tor Vergata” all'indirizzo <http://concorsi.uniroma2.it>.

**IL RETTORE**  
(Prof. Orazio Schillaci)