

PROCEDURA VALUTATIVA AI SENSI DELL'ART. 24, COMMA 5, DELLA LEGGE N. 240/2010 AD UN POSTO DI PROFESSORE UNIVERSITARIO DI RUOLO DI SECONDA FASCIA, PRESSO IL DIPARTIMENTO DI INGEGNERIA ELETTRONICA DELL'UNIVERSITÀ DEGLI STUDI DI ROMA "TOR VERGATA" PER IL SETTORE CONCURSALE 09/E3 – SSD ING-INF/01 (ELETTRONICA)

VERBALE N. 2 – VALUTAZIONE

(ndr. con svolgimento della prova di idoneità didattica nello stesso giorno)

Il giorno 02/11/2021 alle ore 14.30 si è riunita in via telematica la commissione di valutazione della procedura in oggetto per la valutazione dell'attività didattica, di didattica integrativa, di servizio agli studenti e delle attività di ricerca scientifica nonché delle pubblicazioni scientifiche eventualmente elaborate dal ricercatore successivamente alla data di scadenza del bando in base al quale ha conseguito l'abilitazione scientifica nazionale, sì da verificare la continuità della produzione scientifica.

La commissione prende atto che il candidato, Dott. ALEXANDRO CATINI, presa visione dei criteri di valutazione stabiliti dalla commissione nella prima seduta tenutasi in data 18/10/2021, ha comunicato l'accettazione dei suddetti criteri, come da nota dell'Ufficio Concorsi dell'Università.

La commissione, quindi, passa ad esaminare la documentazione presentata dal Dott. ALEXANDRO CATINI e resa disponibile con modalità telematiche.

I commissari si impegnano a trattare la documentazione esclusivamente nell'ambito della presente procedura.

Verificato che il candidato non ha prodotto pubblicazioni redatte in collaborazione con i componenti della commissione, vengono prese in considerazione le pubblicazioni redatte in collaborazione con i terzi.

In assenza di dichiarazioni collettive degli autori, la commissione valuta l'apporto equi-distribuito tra tutti gli autori.

La commissione, terminata la fase di valutazione delle pubblicazioni presentate dal candidato, esamina l'attività didattica, di didattica integrativa, di servizio agli studenti, le attività di ricerca scientifica, il curriculum e le pubblicazioni e, redatto un breve curriculum del candidato, formula il seguente giudizio collegiale:

Breve curriculum del candidato

Il candidato ha acquisito il titolo di Dottore di Ricerca in Microsystem Engineering nel 2006 presso l'Università degli Studi di Roma Tor Vergata.

È stato titolare di un assegno di ricerca di durata biennale presso lo stesso Ateneo dal titolo "Innovative sensorial system for security and environmental applications" dal 2007 al 2009.

Dal 2012 al 2017 è stato titolare di un assegno di ricerca finanziato dalla Fondazione Umberto Veronesi dal tema "Study of the volatile compounds emitted by tumor cells by means of an artificial olfactory system aimed to the cancer diagnosis."

È stato Ricercatore a tempo determinato RTD-A (L230 2005) dal Feb. 2017 al Dic. 2018 e dal Dic. 2018 è Ricercatore a tempo determinato RTD-B (L.240/10 tipo B).

Attività didattica, di didattica integrativa e di servizio agli studenti

Il candidato ha in affidamento dall' A.A.2018/19 ad oggi il corso di "Laboratory of Sensors" (9 CFU) nell'ambito del corso di Laurea in Engineering Sciences dell'Università degli Studi di Roma Tor Vergata.

Nell'A.A. 2019/20 ha ottenuto l'affidamento in co-docenza dell'insegnamento di Sensori ed Applicazioni (corso complessivo da 9 CFU) nell'ambito del Corso di Laurea Magistrale di Ingegneria Medica dell'Università degli Studi di Roma Tor Vergata

Dichiara inoltre di aver svolto nell'A.A. 2020/21 alcuni crediti nel corso di Laurea in Tecniche di Radiologia Medica per Immagini e Radioterapia dell'Università degli Studi di Roma



Tor Vergata, ossia nella fattispecie 1 CFU nel corso di "Misure Elettriche ed Eletttroniche", 4 CFU nel corso di "Elettronica ed Informatica", e 2 CFU nel corso di "Informatica ed archiviazione".

Ha inoltre svolto attività di tutorato ed è stato relatore o correlatore di oltre una decina di tesi di laurea in Ingegneria Elettronica.

Attività di ricerca

Il candidato ha svolto attività di ricerca prevalentemente nel campo dello sviluppo di hardware e software per array di sensori basati su diversi metodi di trasduzione. Le principali aree di competenza e interesse includono sistemi di sensori elettro-ottici e chimici, interfacce di sensori elettronici, reti di sensori wireless.

E' stato Principal Investigator del progetto "NEMOS" finanziato dal bando Beyond Borders dell'Università degli Studi di Roma Tor Vergata. È stato WP leader nell'ambito del Progetto MrBin finanziato dal bando POR FESR Lazio 2014. Ha partecipato inoltre attivamente a diversi progetti nazionali e internazionali.

Pubblicazioni

Da fonte Scopus, l'attività scientifica è testimoniata da oltre 60 pubblicazioni e un h-index pari a 14 con un numero di citazioni totali pari a 726 alla data odierna.

Nel triennio da RTD-B ha pubblicato 13 articoli su riviste internazionali (di cui 9 su riviste in fascia Q1 e 4 in fascia Q2 secondo la catalogazione Scimago), e 3 contributi su proceeding di conferenze nazionali (1) ed internazionali (2).

Successivamente, la commissione chiama il candidato, Dott. ALEXANDRO CATINI, del quale viene accertata l'identità personale, come da foglio firma allegato al presente verbale, per la prova di idoneità didattica, che conformemente a quanto stabilito nella seduta preliminare, consiste in "fondamenti di elettronica" e si svolge pubblicamente in un'aula di capienza adeguata (Sala R2 del Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata), con in collegamento telematico via Google Meet i Proff. GIUSEPPE FERRI e VINCENZO STORNELLI. Terminata la prova, il candidato viene invitato ad uscire.

La commissione formula il seguente giudizio collegiale in merito alla prova di idoneità didattica:

Il candidato illustra con buona chiarezza e completezza l'argomento indicato, dimostrando una buona capacità espositiva.

Al termine dei lavori, la commissione con deliberazione assunta all'unanimità, sulla base dei giudizi collegiali espressi, dichiara che il Dott. ALEXANDRO CATINI è valutato positivamente e quindi qualificato per ricoprire il posto di professore di ruolo di seconda fascia presso il Dipartimento di Ingegneria Elettronica per il settore concorsuale 09/E3 e settore scientifico disciplinare ING-INF/01.

Il presente Verbale è redatto in unico originale, siglato in ogni pagina e sottoscritto dal Prof. PAOLO COLANTONIO, e corredato da dichiarazione di formale sottoscrizione per via telematica dagli altri componenti della commissione.

La commissione provvederà a consegnare il presente verbale al responsabile del procedimento Dott.ssa Annalisa De Cesare per i conseguenziali adempimenti.

Roma, 02/11/2021

Letto ed approvato (cfr. dichiarazioni dei Proff. GIUSEPPE FERRI e VINCENZO STORNELLI in collegamento telematico allegate al presente verbale)

Sottoscritto dal Prof. PAOLO COLANTONIO

PROCEDURA VALUTATIVA AI SENSI DELL'ART. 24, COMMA 5, DELLA LEGGE N. 240/2010 AD UN POSTO DI PROFESSORE UNIVERSITARIO DI RUOLO DI SECONDA FASCIA, PRESSO IL DIPARTIMENTO DI INGEGNERIA ELETTRONICA DELL'UNIVERSITÀ DEGLI STUDI DI ROMA "TOR VERGATA" PER IL SETTORE CONCURSUALE 09/E3 – SSD ING-INF/01 (ELETTRONICA)

Il sottoscritto Prof. GIUSEPPE FERRI, componente della Commissione giudicatrice della procedura valutativa ai sensi dell'art. 24, comma 5 della legge n. 240/2010 di un professore di ruolo di seconda fascia presso il dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore concorsuale 09/E3 SSD ING-INF/01, dichiara la propria partecipazione per via telematica alla seduta di valutazione con contestuale svolgimento della prova di idoneità didattica.

L'Aquila, 2 novembre 2021

Firma

A handwritten signature in black ink, appearing to read 'Giuseppe', written in a cursive style.

PROCEDURA VALUTATIVA AI SENSI DELL'ART. 24, COMMA 5, DELLA LEGGE N. 240/2010 AD UN POSTO DI PROFESSORE UNIVERSITARIO DI RUOLO DI SECONDA FASCIA, PRESSO IL DIPARTIMENTO DI INGEGNERIA ELETTRONICA DELL'UNIVERSITÀ DEGLI STUDI DI ROMA "TOR VERGATA" PER IL SETTORE CONCURSALE 09/E3 – SSD ING-INF/01 (ELETTRONICA)

Il sottoscritto Prof. VINCENZO STORNELLI, componente della Commissione giudicatrice della procedura valutativa ai sensi dell'art. 24, comma 5 della legge n. 240/2010 di un professore di ruolo di seconda fascia presso il dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore concorsuale 09/E3 SSD ING-INF/01, dichiara la propria partecipazione per via telematica alla seduta di valutazione con contestuale svolgimento della prova di idoneità didattica.



Firma

02/11/2021