

Publicato il 6 febbraio 2020
Decreto rettorale n. 282 del 6 febbraio 2020

IL RETTORE

VISTA la legge 9 maggio 1989, n. 168 e ss.mm.ii.;

VISTO il Decreto Rettoriale n. 1763 del 2 agosto 2016, con il quale è stato emanato il Regolamento per il conferimento delle Borse di Studio e di Ricerca;

VISTO il Decreto Rettoriale n. 2822 datato 22 novembre 2019, con il quale è stata bandita la selezione pubblica, per titoli, per l'assegnazione di una borsa di studio, della durata 3 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: *“Realizzazione di una scheda elettronica e del software di controllo per 6 motori CD”* presso il Dipartimento di Ingegneria Civile e Ingegneria Informatica dell'Università degli Studi di Roma “Tor Vergata”. Responsabile scientifico: Prof. Daniele Carnevale;

CONSIDERATO che in data 11 dicembre 2019 è scaduto il termine per la presentazione delle domande di partecipazione alla selezione in questione;

VISTA la nota, datata 14 gennaio 2020, del Direttore del Dipartimento di Ingegneria Civile e Ingegneria Informatica, Prof. Giovanni Schiavon;

CONSIDERATO che occorre nominare la Commissione esaminatrice della predetta selezione

DECRETA

Art. 1 - La Commissione esaminatrice della selezione pubblica citata nelle premesse del presente decreto è così costituita:

- Ing. Daniele Carnevale - Ricercatore - inquadrato nel settore scientifico – disciplinare ING-INF/04 dell'Università degli Studi di Roma “Tor Vergata”..... **COMPONENTE**

- Prof. Francesco Martinelli - Associato - inquadrato nel settore scientifico-disciplinare ING-INF/04 dell'Università degli Studi di Roma “Tor Vergata”..... **COMPONENTE**

- Ing. Mario Sassano - Ricercatore – inquadrato nel settore scientifico-disciplinare ING-INF/04 dell'Università degli Studi di Roma “Tor Vergata”..... **COMPONENTE**

La commissione eleggerà nel proprio seno il presidente e il segretario.

Il presente decreto sarà acquisito alla raccolta nell'apposito registro di questa Amministrazione.

IL RETTORE
(Prof. Orazio Schillaci)